

Für unseren Stammsitz in München suchen wir eine(n):

Testingenieur(in)

Ihre Qualifikation:

- Ingenieurstudium (TU/FH) der Fachrichtung Elektrotechnik / Nachrichtentechnik erfolgreich absolviert.
- Kenntnisse im Test von seriellen Physical Layer Bausteinen (FibreChannel, SATA, FireWire, Ethernet).
- Erfahrungen mit ATE, vorzugsweise „mixed signal testing“.
- Kompetenz in der Zusammenarbeit mit externen Testhäusern.
- Berufspraxis (> 5 Jahre) im Test von komplexen CMOS Halbleitern.
- Gute Kenntnisse in der Entwicklung von Leiterplatten.
- Erfahrung im Verfassen technischer Dokumentationen und dem Erstellen von Test-Spezifikationen.
- Kenntnisse von Script-Sprachen wie Python sind von Vorteil.
- Zu Ihren Stärken zählen Teamgeist, eigenverantwortliches Arbeiten, Einsatzbereitschaft und Freude daran, etwas zu bewegen.
- Gute Englischkenntnisse runden Ihr Profil ab.

Die Position:

- Entwicklung von Produktionstests und Testkonzepten für unsere Produkte.
- Entwicklung von Produktions-Testboards.
- Auswertung von Testreports und Yield-Daten.
- Betreuung all unserer Tests bei den externen Testhäusern.
- Charakterisierung neuer Bausteine.
- Entwicklung und Betrieb von Hardware-Testbenches für die Baustein-Charakterisierung.

Wenn Sie Interesse an einer anspruchsvollen und abwechslungsreichen Aufgabe haben und bereit sind, Verantwortung in einem Team zu übernehmen, senden Sie bitte Ihre aussagekräftigen Unterlagen an: **Inova Semiconductors GmbH, z.Hd. Frau Claudia Seebauer, Grafinger Str. 26, 81671 München, oder gerne auch per eMail an: cseebauer@inova-semiconductors.de**
www.inova-semiconductors.de